

GTO Thyristors - Asymmetric — Stud Type



Model	V_{DRM}	V_{RRM}	$I_{\text{T(AV)}}$	I_{TSM}	I_{DRM}	V_{TM}		$\text{di}_{\text{T}}/\text{dt}$	$\text{dv}_{\text{D}}/\text{dt}$	$R_{\text{th(j-hs)}}$	Outline	
	V	V	A	kA	mA	V	$I_{\text{G(ON)}}$ A					I_{T} A
CS-DGT304SE	1300	16	250	4.0	25	≤ 2.2	2.0	600	≤ 500	≤ 500	0.075	GTO03T
CS-DGT305SE	1800	16	240		50	≤ 2.5						